

## Components – EMEA

## Einladung zum Kundenseminar

# Einsatzgebiete und Management von Micron 3D NAND eMMCs

Sehr geehrte Damen und Herren,

Micron bietet uns ein weiteres technisches Seminar diesmal zum Thema eMMC an. Die aktuellen Micron eMMCs basieren auf 3D NAND Technologie, welche hier im Detail vorgestellt wird. Als „managed“ NAND werden einige Management-Funktionen vom eMMC Controller, andere müssen vom Host Prozessor ausgeführt werden. Dies bieten die Möglichkeit, die eMMCs für verschieden Szenarien wie hohe Speicherdichte, hohe Zuverlässigkeit oder hohe Schreiblast anzupassen. Abschließend gibt Micron eine Übersicht der Systeme in denen diese eMMCs bereits qualifiziert sind.

## Sprecher

Gerhard Risse - Field Application Engineer bei Micron

## Agenda

10:00 Uhr	Begrüßung und Vorstellung
10:05 Uhr	<ul style="list-style-type: none"><li>• Technologie und Grenzen: 3D NAND vs. planar NAND Technologie</li><li>• NAND Management: wear levelling, erasing, garbage collection, ... Wie können NAND Limitationen überwunden werden</li><li>• Übersicht: Qualifizierte Systeme für Micron eMMCs</li></ul>
10:55 – 11:00 Uhr	Fragen und Antworten

**Folgende Aktionen sind während des Seminars geplant:**

Präsentation

## Registrierung

**Registrierungslink**  
[Hier registrieren](#)

**Ansprechpartner:**  
Klaus Kohl-Schöpe  
Phone: 08266 3609862

**Datum:**  
11.03.2020

**Seminarort:**  
Online

**Seminarsprache:**  
Deutsch

**Workshop Voraussetzungen:**  
keine