

Die STM32Wx MCU bringt Funk in die STM32 Familie

Integrierte Lösungen für Sub-GHz und 2,4 GHz Anwendungen

Sehr geehrte Damen und Herren,

In Zeiten rasanter Weiterentwicklung ist kontinuierliches Lernen essenziell, um auf dem aktuellen Stand der Technik zu bleiben. Mit diesem Seminar bietet Arrow Ihnen eine Weiterbildungsmöglichkeit an.

Die STM32Wx Lösungen sind kompatibel mit allen gängigen Protokollen.

Sie ermöglichen eine Punkt-zu-Punkt Verbindung & Mesh Wide Area Netzwerke mit besonders niedrigem Stromverbrauch.

Wichtige Sicherheits-Eigenschaften sind bereits implementiert.

Die STM32Wx MCU bietet zwei Lösungen in einem. Eine Dual-Core Architektur mit Arm® Cortex®-M4 und Arm® Cortex®-M0+ Core um den Radio Transceiver herum, wird in einem hoch integrierten und kosteneffektiven System-on-Chip Prozess entwickelt.

Die STM32Wx Familie bietet dadurch die optimale Lösung zwischen Echt-Zeit Anwendungen und stromsparenden Applikationen.

Die STM32WB Serie unterstützt BLE 5.2 and IEEE802.15.4 Protokolle, ZigBee und Thread. Darüber hinaus steht dem Anwender ein riesiges Eco-System zur Verfügung. Die Gehäuseauswahl reicht von UQFN48 bis zu UFBGA129 Gehäusen.

Die STM32WL Serie ist das weltweit erste LoRa®-fähige System-on-Chip Design. Der STM32WL ist voll programmierbar und unterstützt auch multi-Modulation, was den Chip ideal für LPWAN Anwendungen und stromsparende IoT Anwendungen macht.

Referent

Marcus Woxulv (Technical Marketing Manager, STMicroelectronics)

Agenda

10:00 – 10:05	Willkommen durch Arrow
10:05 – 10:50	Vorstellung STM32WL <ul style="list-style-type: none">- Unterstützte Protokolle LoRA, Sigfox, FSK & MSK- Vorteile im BLE Mesh Netzwerk- ECO System, Stack, Debug System
10:50 – 11:00	Fragen & Antworten

Registrierung

Anmeldung per
[Registrierungslink](#)

Ansprechpartner:

Henrik Bastian
hbastian@arroweurope.com
Phone: +49 172 304 61 63

Datum:

15.04.2021

Seminarort:

online

Seminarsprache:

Englisch

Workshop Voraussetzungen:

Die ersten 5 Teilnehmer bekommen ein P-Nucleo-WB55 kostenlos.